

# Módulo SOM

# APX-SOM9G45

# Manual de Usuario

Rev. 01



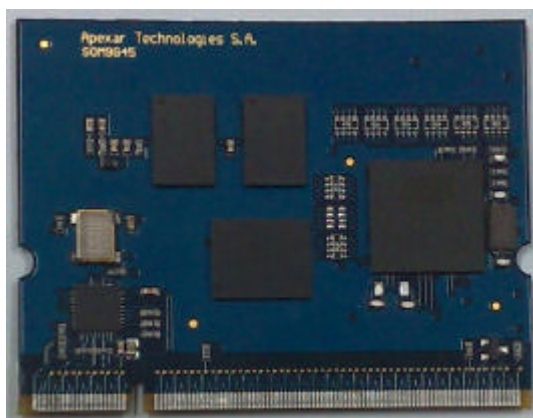
Estanislao Diaz 193

(B1642EBC) San Isidro – Buenos Aires

Tel/Fax: +5411-4747-1616

<http://www.apexar.com>

1	Introducción.....	3
1.1	Beneficios de uso de APX-SOM9G45 .....	3
2	Descripción del hardware del APX-SOM9G45 .....	4
2.1	Layout .....	4
2.2	Mecánica .....	5
2.3	Arquitectura .....	6
3	Pinout del conector SODIMM200 en APX-SOM9G45 .....	6



## 1 Introducción

Los fabricantes de microcontroladores siguen desarrollando componentes más pequeños, rápidos y complejos que permiten alcanzar performance antes impensadas y a costos accesibles. Sin embargo, a los fabricantes y desarrolladores de equipos electrónicos llevar estos avances a sus equipos implica una serie de problemas: Tamaño de componentes contra la posibilidad de ensamblarlos, la densidad del circuito impreso contra su confiabilidad y la complejidad frente al tiempo de salida al mercado. Por estas razones la nueva tecnología queda fuera de su alcance.

La utilización de el módulo APX-SOM9G45 minimiza el trabajo de diseño de una placa propietaria para una determinada aplicación que necesite utilizar las capacidades de la nueva familia de procesadores (eMPU) de **ATMEL AT91SAM9G45 y SAM9M10**. El desarrollo de una placa soporte no requiere trabajar sobre el procesador, las memorias ni las I/O estándares y el desarrollo se concentra en las entradas/salidas y aspectos dimensionales requeridos para la aplicación. Esto optimiza enormemente los tiempos de salida al mercado. Y se evita lidiar con la complejidad de diseño de hardware de alta densidad y velocidad.

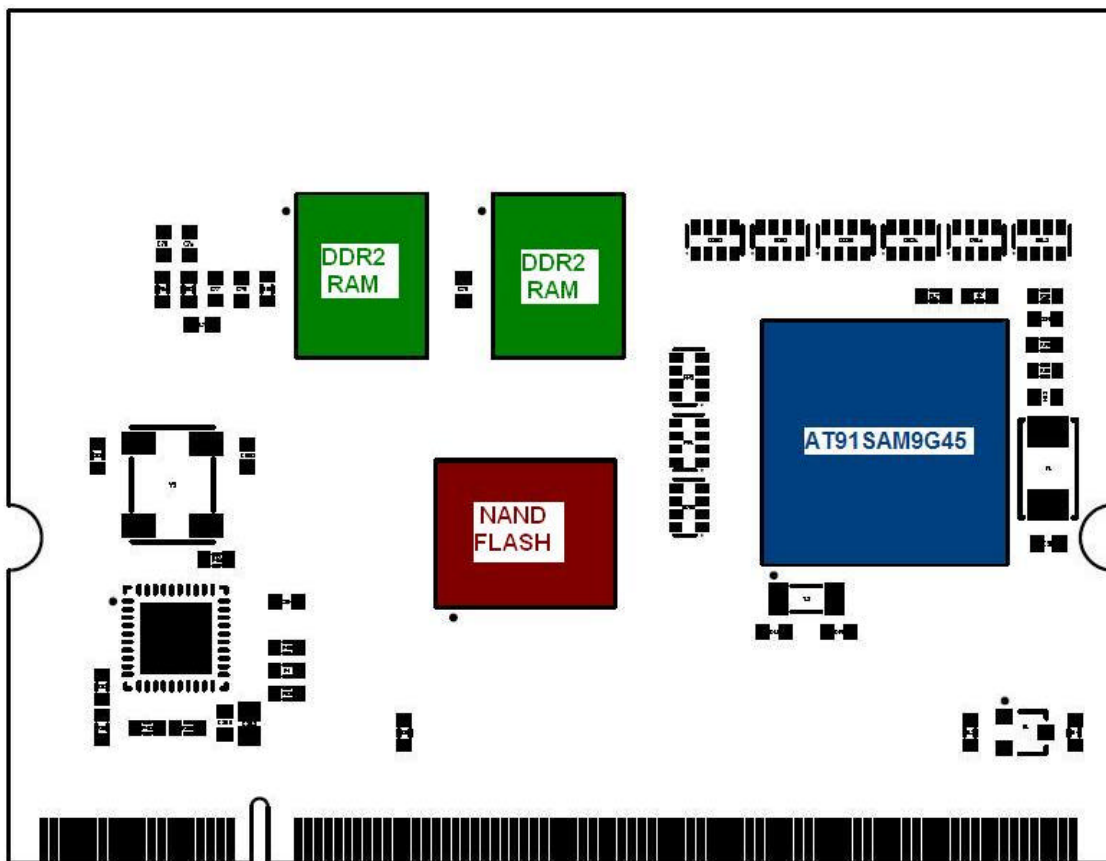
Apexar Technologies ha desarrollado un kit soporte del APX-SOM9G45 para facilitar el desarrollo y prueba de las capacidades del módulo. También se proveen los esquemáticos utilizados en el armado del kit como soporte de desarrollo de la placa base para la aplicación de nuestros clientes. También se provee el servicio de desarrollo de la placa base customizada en caso de ser necesario.

### 1.1 Beneficios de uso de APX-SOM9G45

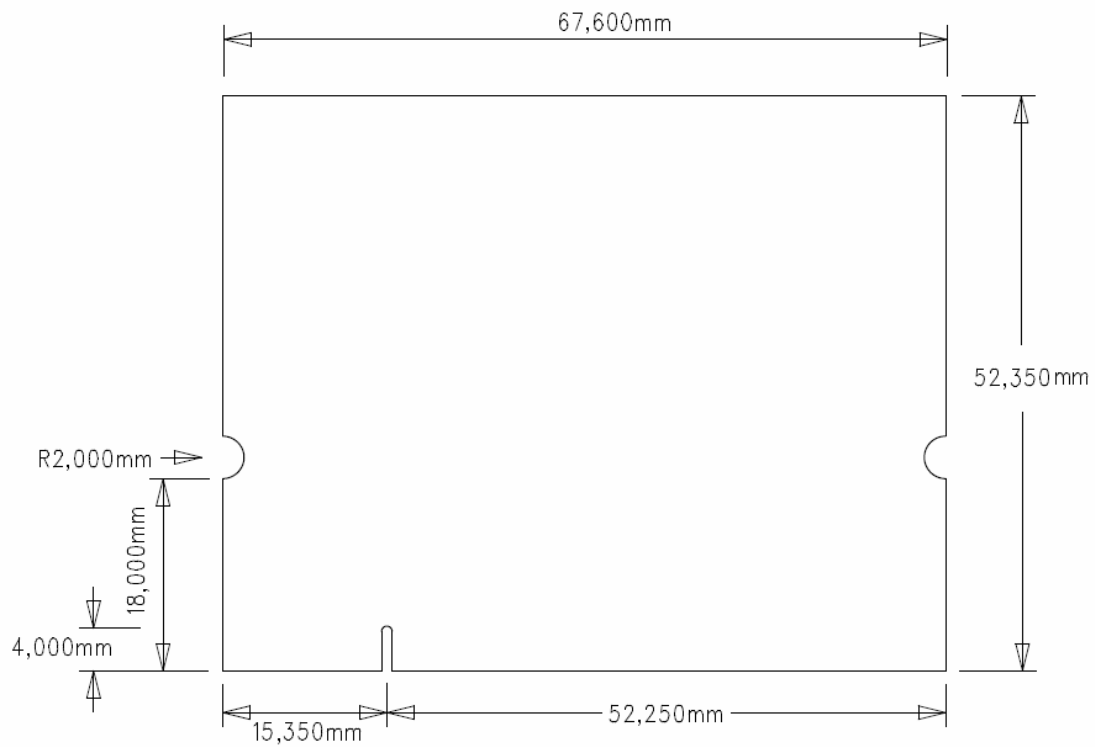
- ✍ Mayor velocidad de salida al mercado
- ✍ Disminución de costos
- ✍ Reducción de riesgos
- ✍ Escalabilidad de elección de CPU
- ✍ Disminución de requerimientos de diseño
- ✍ Pequeño footprint

## 2 Descripción del hardware del APX-SOM9G45

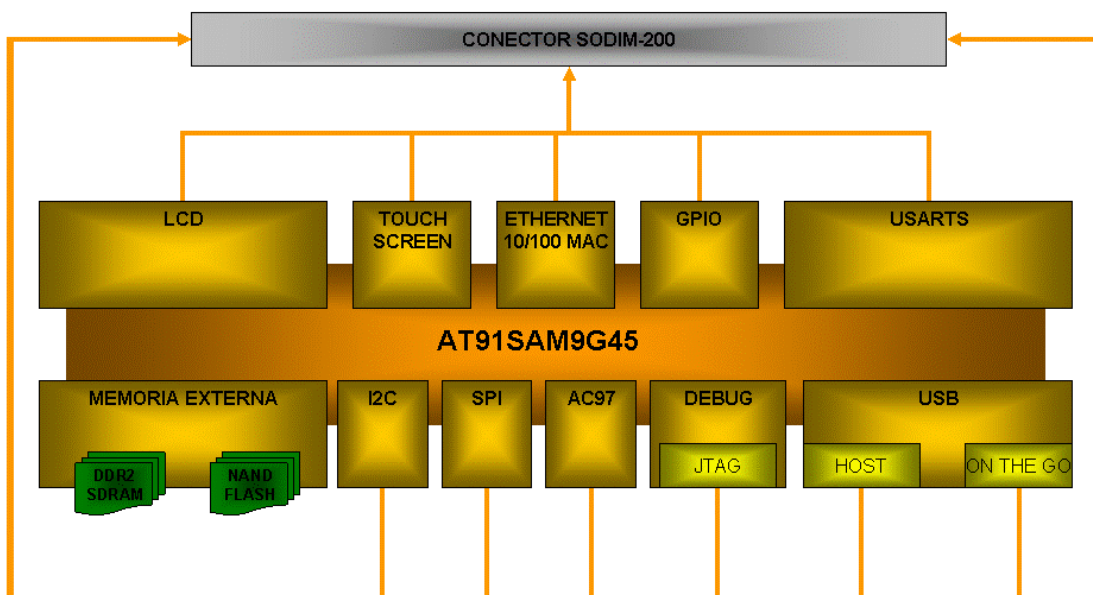
### 2.1 Layout



## 2.2 Mecánica



## 2.3 Arquitectura



El módulo utiliza el microprocesador AT91SAM9G45 con 128-Mbytes de memoria RAM DDR2 y 256-Mbytes de memoria NAND flash. Posee salidas al conector SODIM-200 de LCD, Touchscreen, GPIO, 4 salidas seriales, 2 salidas USB, JTAG, I2C, SPI y AC97 (audio DAC).

## 3 Pinout del conector SODIMM200 en APX-SOM9G45

Pines conector SODIMM	Descripción	Observaciones
1	GND_ETH	
2	TX_N	
3	+AVDD3.3	
4	TX_P	
5	GND_POWER	
6	RX_N	
7	Not Connected	
8	RX_P	
9	Not Connected	
10	ETH_LED3	NOT USED

11	ETH_LED1	
12	ETH_LED2	NOT USED
13	GND_POWER	
14	Not Connected	
15	Not Connected	
16	Not Connected	
17	Not Connected	
18	Not Connected	
19	Not Connected	
20	+3,3 VCC	
21	Not Connected	
22	Not Connected	
23	Not Connected	
24	Not Connected	
25	Not Connected	
26	Not Connected	
27	GND_POWER	
28	Not Connected	
29	Not Connected	
30	Not Connected	
31	Not Connected	
32	+3,3 VCC	
33	Not Connected	
34	Not Connected	
35	Not Connected	
36	Not Connected	
37	Not Connected	
38	Not Connected	
39	Not Connected	
40	GND_POWER	
41	Not Connected	
42	Not Connected	
43	Not Connected	
44	Not Connected	
45	Not Connected	
46	+3,3 VCC	
47	Not Connected	
48	Not Connected	
49	Not Connected	
50	Not Connected	
51	GND_POWER	
52	Not Connected	
53	Not Connected	
54	Not Connected	
55	Not Connected	
56	Not Connected	
57	Not Connected	
58	Not Connected	
59	Not Connected	
60	+3,3 VCC	
61	BMS	
62	Not Connected	
63	Not Connected	
64	Not Connected	
65	GND_POWER	
66	Not Connected	
67	Not Connected	
68	Not Connected	

69	Not Connected	
70	Not Connected	
71	Not Connected	
72	+3,3 VCC	
73	Not Connected	
74	Not Connected	
75	Not Connected	
76	Not Connected	
77	Not Connected	
78	Not Connected	
79	GND_POWER	
80	Not Connected	
81	Not Connected	
82	Not Connected	
83	PD31	TIOB1 / PWM1
84	PD30	TIOB0 / SCK2
85	PD29	TCLK1 / SCK1
86	PD28	TSADTRG / SPI1_NPCS1
87	Not Connected	
88	+3,3 VCC	
89	PD27	PCK1 / SPI0_NPCS3
90	PD26	PCK0 / PWM2
91	Not Connected	
92	PC31	
93	PB6	TXD2
94	PD23	TCLK0
95	GND_POWER	
96	PD22	TIOA2
97	PD21	TIOA1
98	PB19	TXD0
99	PB18	RXD0
100	Not Connected	
101	PD19	SPI1_NPCS3 / FIQ
102	PB4	TXD1
103	PB5	RXD1
104	Not Connected	
105	PB7	RXD2
106	+3,3 VCC	
107	PB0	SPI0_MISO
108	PB1	SPI0_MOSI
109	PB2	SPI0_SPCK
110	PB3	SPI0_NPCS0
111	PD17	CTS1
112	PD20	TIOA0
113	GND_POWER	
114	PD16	RTS1
115	PA20	TWD0
116	PA21	TWCK0
117	PB12	DRXD
118	PB13	DTXD
119	PD15	RF1
120	PD14	TF1
121	PD13	RK1
122	PD12	TK1
123	PD11	RD1
124	+3,3 VCC	
125	PD10	TD1
126	PD9	AC97CK / TCLK5

127	PD8	AC97FS / TIOB5
128	PD7	AC97TX / TIOA5
129	PD6	AC97RX
130	PE31	PWM2 / PCK1
131	GND_POWER	
132	PE0	LCDPWR / PCK0
133	PE30	LCDD23
134	PD5	RF0
135	PD18	SPI1_NPCS2 IRQ
136	PD4	RK0
137	PD3	RD0
138	PD25	SPI0_NPCS2 / PWM1
139	PD2	TD0
140	PD1	TF0
141	PD0	TK0
142	+3,3 VCC	
143	PE3	LCDVSYNC
144	PE4	LCDHSYNC
145	PE5	LCDDOTCK
146	PE6	LCDDEN
147	PE2	LCDDCC
148	PE1	LCDDMOD
149	PE25	LCDD18
150	PE7	LCDD0 / LCDD2
151	GND_POWER	
152	PE8	LCDD1 / LCDD3
153	PE9	LCDD2 / LCDD4
154	PE10	LCDD3 / LCDD5
155	PE11	LCDD4 / LCDD6
156	PE12	LCDD5 / LCDD7
157	PE27	LCDD20
158	PE26	LCDD19
159	PE13	LCDD6 / LCDD10
160	+3,3 VCC	
161	PE14	LCDD7 / LCDD11
162	PE15	LCDD8 / LCDD12
163	PE16	LCDD9 / LCDD13
164	PE17	LCDD10 / LCDD14
165	PE18	LCDD11 / LCDD15
166	PE28	LCDD21
167	PE29	LCDD22
168	PE19	LCDD12 / LCDD18
169	GND_POWER	
170	PE20	LCDD13 / LCDD19
171	PE21	LCDD14 / LCDD20
172	PE22	LCDD15 / LCDD21
173	PE23	LCDD16 / LCDD22
174	PE24	LCDD17 / LCDD23
175	PB16	SPI1_SPCK / SCK0
176	PB14	SPI1_MISO
177	WAKE_UP	
178	PB15	SPI1_MOSI / CTS0
179	SHUT_DOWN	
180	+3,3 VCC	
181	EN_1V2	NOT USED
182	HDDA_P	
183	VBAT	
184	HDDA_N	

185	GND_POWER	
186	GND_POWER	
187	NRST	
188	HDDB_P	
189	RTCK	
190	HDDB_N	
191	TDO	
192	+3,3 VCC	
193	NTRST	
194	J_HDDB_P	
195	TDI	
196	J_HDDB_N	
197	TCK	
198	Not Connected	
199	TMS	
200	Not Connected	